



孕龍科技股份有限公司
Zeroplus Technology Co., Ltd.

SPECIFICATION

MODEL: 030-LAP-PCM-M

PART NO : _____

VERSION : V1.21

Approver		Check	Design
GM	PM		

Customer Confirm

* Please fax the file to
Zeroplus Technology after
signing.

2F, NO.123, Jian Ba Rd,
Chung Ho City, Taipei Hsian, R.O.C.

Tel:+886-2-66202225
Fax:+886-2-22234362



目录

1	软件注册	3
2	人机界面	5
3	使用说明	6



1 软件注册

软件注册请依照下列步骤进行注册。

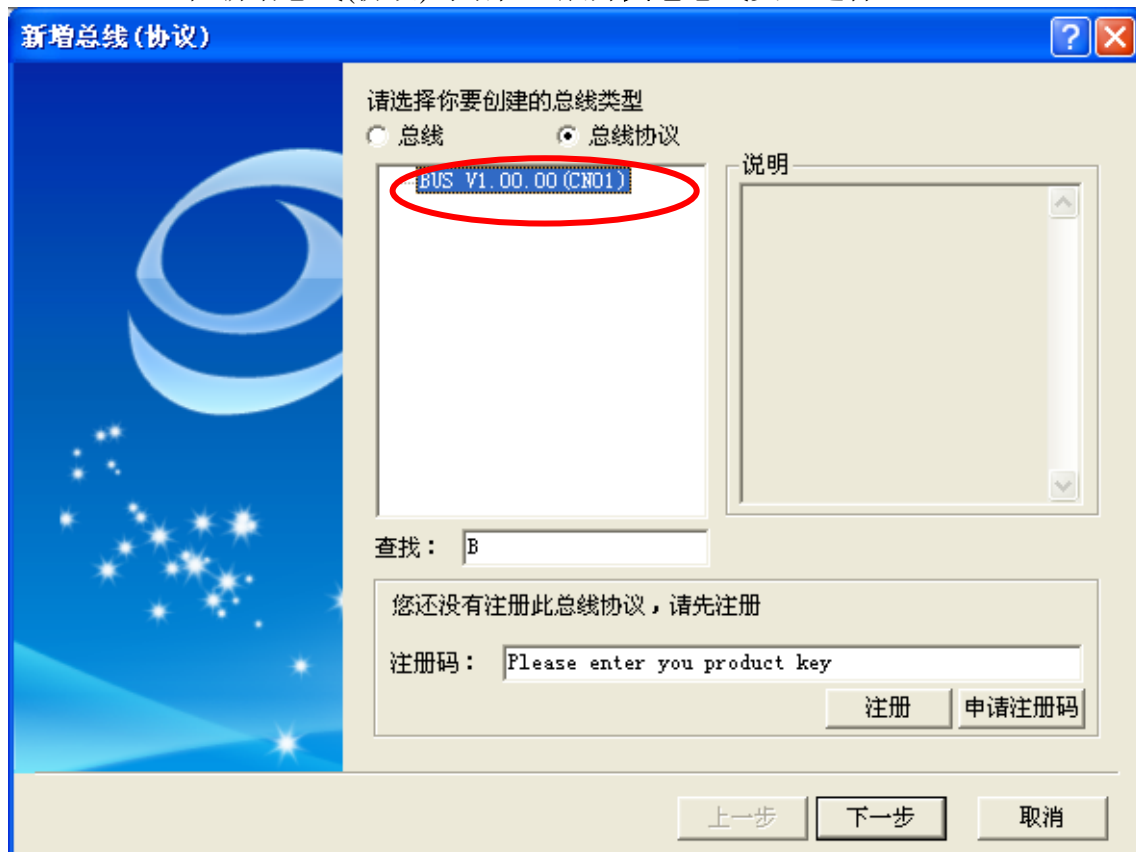
※ 注 1：所有总线注册程序皆相同，注册时依照程序即可，下图注册以 **BUS** 总线协议为范例，藉以参考。

※ 注 2：本说明书若有任何改动恕不另行通知。因模组版本升级而造成的与本说明书不符，以模组软件为准。

STEP 1. 打开逻辑分析仪软体，在采样->新增总线(协议)菜单，调出新增总线(协议)对话框。

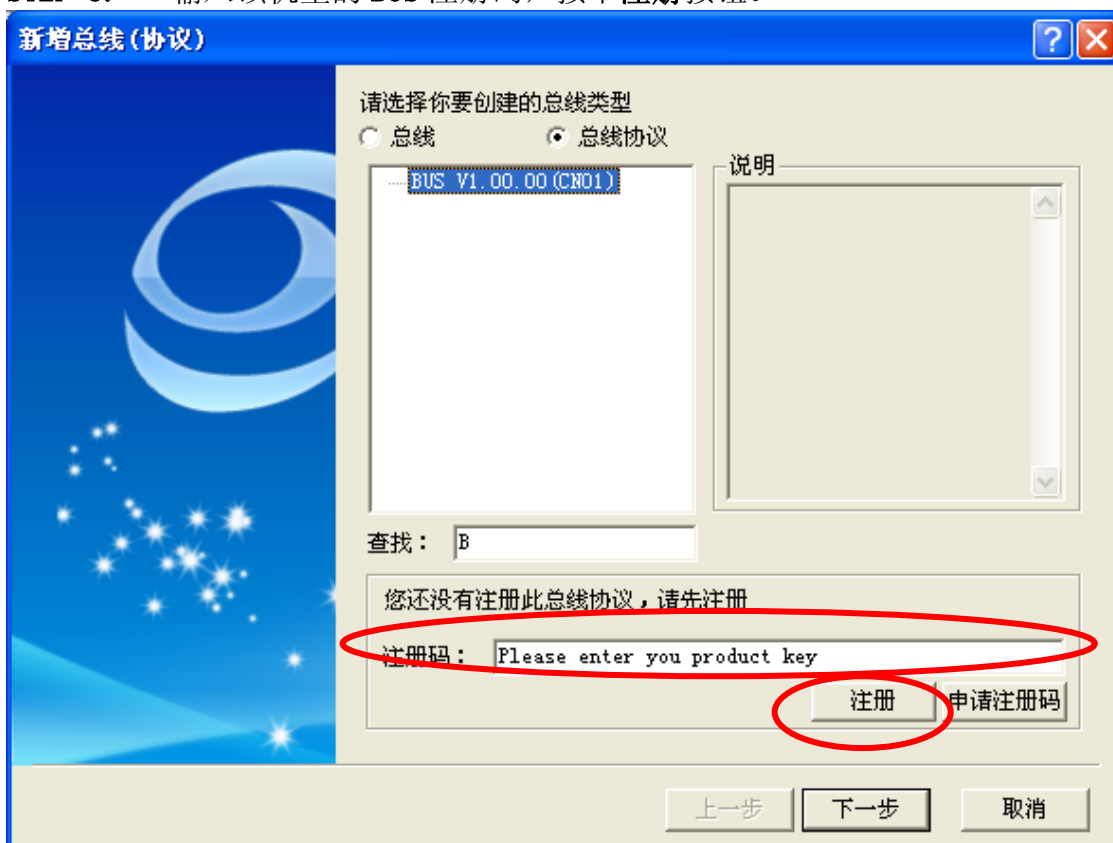


STEP 2. 在新增总线(协议)对话框，展开其它总线类，选择 BUS。





STEP 3. 输入该机型的 BUS 注册码，按下注册按钮。



STEP 4. 成功注册后，按下下一步进入主界面。





2 人机界面

在设定页，相关设定可参考下图界面。

PC总线协议

通道设定

SCLK: A0 DT: A2

FS: A1 DR: A2

总线协议设定

数据长度: 8 Bit 短帧间隔: 0 Bit

数据字节: Default Byte 采样边沿: 下降沿

长帧间隔: 0 Bit 传送方向: MSB->LSB

总线协议格式

子项	颜色	进制显示	子项	颜色	进制显示
DT	绿色	默认	Space	绿色	默认
DR	粉色	默认			

默认值 上一步 下一步 取消

通道设定:

SCLK: 频率讯号，默认值为 A0。

FS: 同步讯号，默认值为 A1。

DR/DT: 数据讯号，默认值为 A2。

总线协议设定:

数据长度: 最多可达 56Bit。

数据字节: 最多可达 128Byte。

长帧间隔: 最多 255Bit。

短帧间隔: 最多 25Bbit。

采样边沿: 以 SCLK 上升沿或下降沿时采样。

传送方向: MSB->LSB 或 LSB->MSB。

总线协议颜色:

使用者可自行设定解码字段的颜色。DT, DR 封包使用者可自定义进制显示，当启动自定义进制显示时，以模组进制显示设定为准，不启用时，以主程式设定数据格式为准。

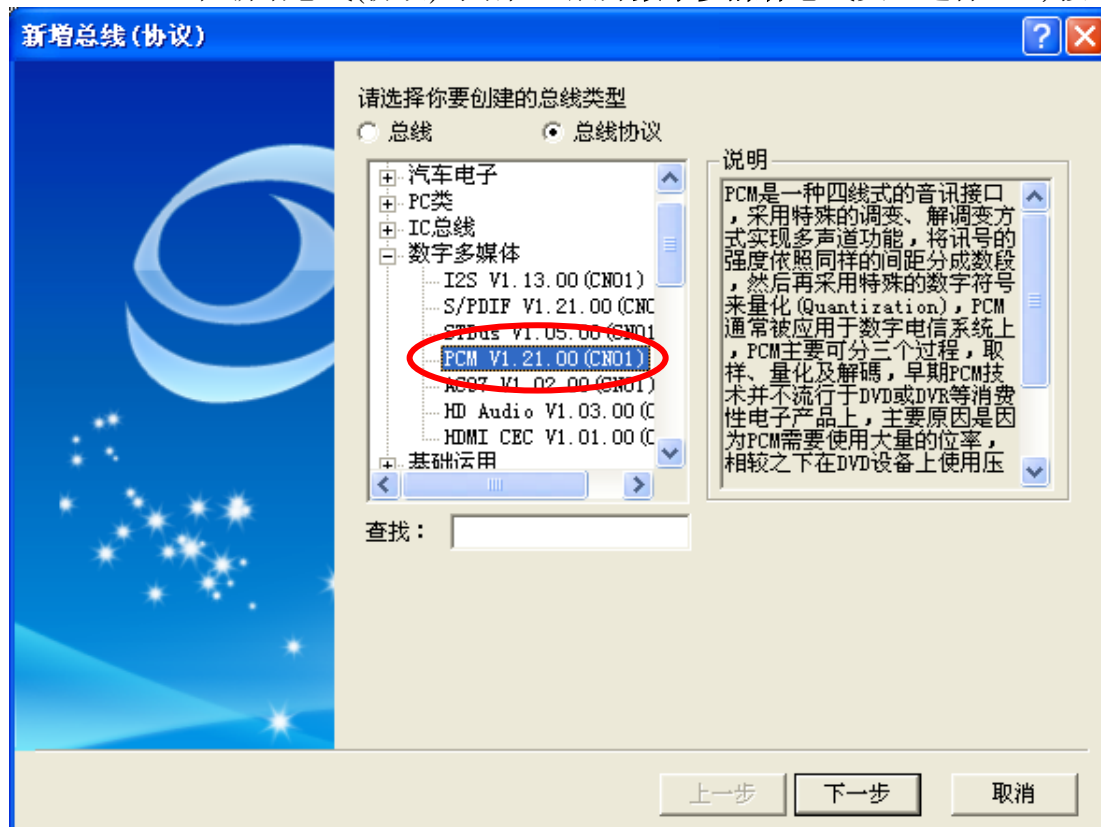


3 使用说明

STEP 1. 在采样->新增总线(协议)菜单，调出新增总线(协议)对话框。



STEP 2. 在新增总线(协议)对话框，展开数字多媒体总线类，选择 PCM，按下下一步。





STEP 3. 通道设定。

PC总线协议

通道设定

SCLK: A0 DT: A2
FS: A1 DR: A2

总线协议设定

数据长度: 8 Bit 短帧间隔: 0 Bit
数据字节: Default Byte 采样边沿: 下降沿
长帧间隔: 0 Bit 传送方向: MSB->LSB

总线协议格式

子项	颜色	进制显示	子项	颜色	进制显示
DT		默认	Space		默认
DR		默认			

默认值 上一步 下一步 取消

STEP 4. 总线协议设定。

PC总线协议

通道设定

SCLK: A0 DT: A2
FS: A1 DR: A2

总线协议设定

数据长度: 8 Bit 短帧间隔: 0 Bit
数据字节: Default Byte 采样边沿: 下降沿
长帧间隔: 0 Bit 传送方向: MSB->LSB

总线协议格式

子项	颜色	进制显示	子项	颜色	进制显示
DT		默认	Space		默认
DR		默认			

默认值 上一步 下一步 取消



STEP 5. 总线协议格式设定。

PC总线协议

通道设定

SCLK: A0 DT: A2

FS: A1 DR: A2

总线协议设定

数据长度: 8 Bit 短帧间隔: 0 Bit

数据字节: Default Byte 采样边沿: 下降沿

长帧间隔: 0 Bit 传送方向: MSB->LSB

总线协议格式

子项	颜色	进制显示	子项	颜色	进制显示
DT	绿色	默认	Space	绿色	默认
DR	粉色	默认			

默认值 上一步 下一步 取消

STEP 6. 按下下一步完成所有设定。

PC总线协议

通道设定

SCLK: A0 DT: A2

FS: A1 DR: A2

总线协议设定

数据长度: 8 Bit 短帧间隔: 0 Bit

数据字节: Default Byte 采样边沿: 下降沿

长帧间隔: 0 Bit 传送方向: MSB->LSB

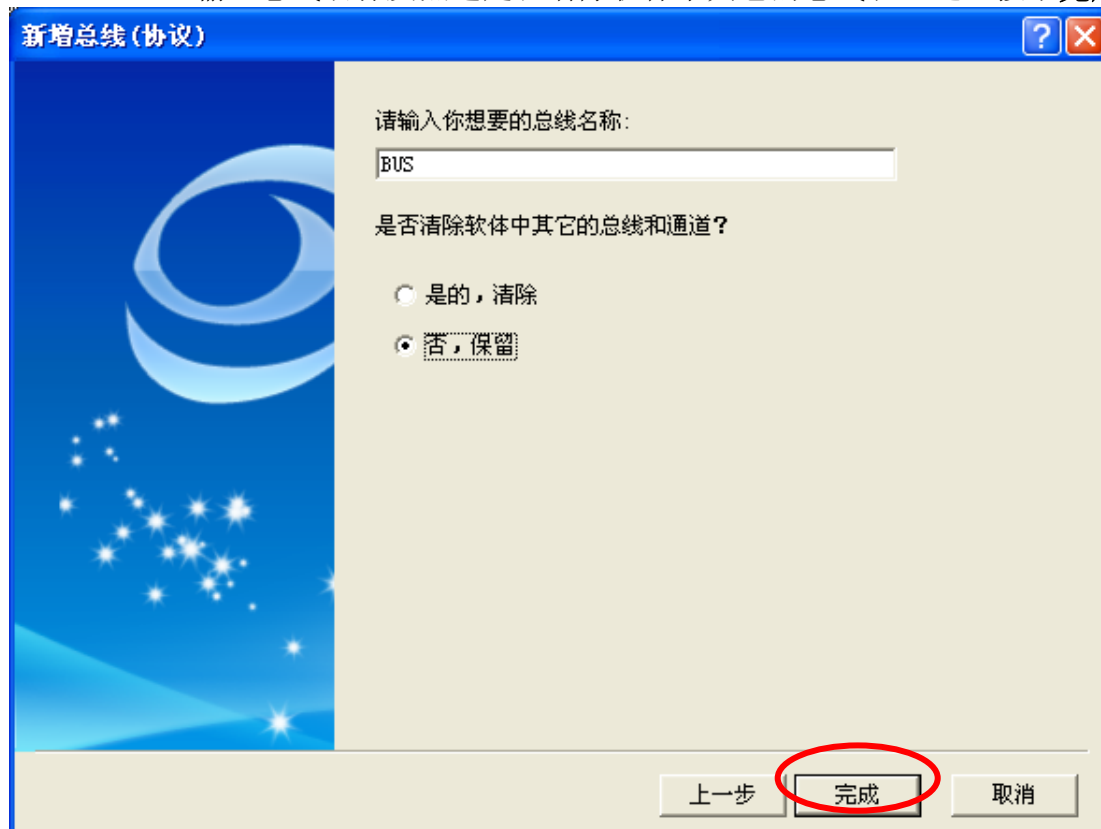
总线协议格式

子项	颜色	进制显示	子项	颜色	进制显示
DT	绿色	默认	Space	绿色	默认
DR	粉色	默认			

默认值 上一步 下一步 取消

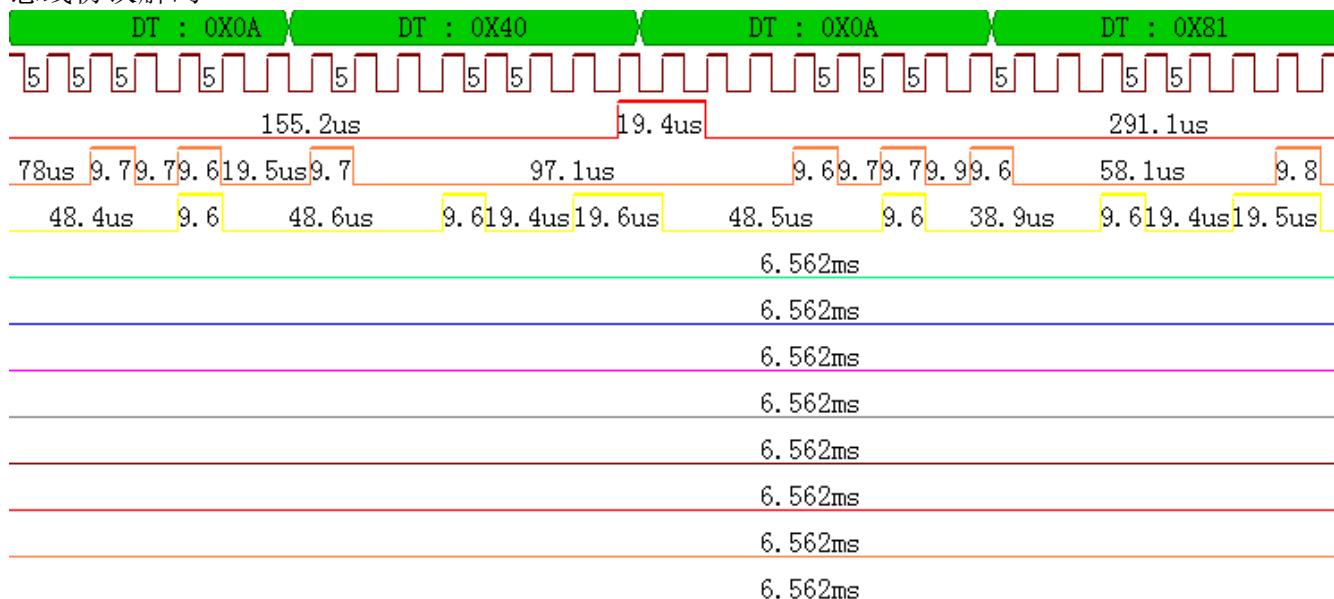


STEP 7. 輸入总线名称及点选是否清除软体中其它的总线和通道，按下**完成**按钮。



STEP 8. 总线协议分析模组解码完成图示，设定条件为任一边沿，记忆深度为 128K，采样频率为 10MHz。（采样频率最好是待测讯号的 4 倍以上）

总线协议解码





封包列表

導航器 总线封包列表 数据统计 内存分析			
封包 #	名称	起始点	DT
1	Bus1(PCM)	0.0823ms	1BYTES
封包 #	名称	起始点	DT
2	Bus1(PCM)	0.1796ms	2BYTES
封包 #	名称	起始点	DT
3	Bus1(PCM)	0.3348ms	4BYTES
封包 #	名称	起始点	DT
4	Bus1(PCM)	0.6453ms	3BYTES
封包 #	名称	起始点	DT